

財團法人聯詠科技教育基金會碩士生獎學金申請辦法

2014.01.23 修訂

一、目的

財團法人聯詠科技教育基金會(以下簡稱本會)為鼓勵優秀之碩士班在學學生，專心致力於學術研究與技術創新，特訂定本辦法。

二、申請資格

限定為在學之國立台灣大學電機資訊學院、國立清華大學電機資訊學院、國立交通大學電機學院及資訊學院、國立成功大學電機資訊學院四校五院之碩士班專職(full time)研究生，未獲其他獎助學金或公費待遇，並且研究領域為系統晶片軟硬體設計、類比混合電路設計、影音多媒體、影像顯示處理、平面顯示驅動技術、CMOS Image Sensor 元件與設計、嵌入式系統、EDA 系統，以上相關技術及應用者。。

三、名額與金額

本獎學金名額每學年以十二名為原則，每位得獎者每年可獲得獎學金新台幣十二萬元整。

四、應備文件

4-1.申請書乙份(於聯詠科技網站下載)。

4-2.歷年在學成績單(含碩士班、學士班及名次證明)。

4-3.指導教授推薦函。

4-4.未在公私立機構從事專職或兼職支領薪資工作之切結書(支領國科會、教育部或政府單位之研究計畫津貼者不在此限)。

4-5.研究計畫、研究成果、實際電路設計創作或參加相關競賽成績(國際期刊、研討會之學術論文或專利申請者尤佳；提出、審核中或已通過者均可，本文以 10 頁為限)。

4-6.個人資料保護法權利告知事項同意書。

4-7.具清寒身份者，請檢附相關證明。

五、申請時間及方式

5-1.每年五月十五日至六月十五日(遇假日則順延)。

5-2.申請人備妥應備文件，於申請截止日下午五時前，逕送就讀學校學院辦公室申請，本會不受理個別申請。

六、推薦遴選及頒發

6-1.本獎學金之遴選，以論文、創作或成績為主要評核項目，由各校相關學院推薦不限人數之候選人，由各校學院相關系所組成評審委員會審核排序後，於每年七月十五日前推薦候選人，由本會核定。

6-2.本會於每年八月公佈得獎學生名單，由就讀院校與本會共同安排頒獎事宜。

6-3.獎學金每年分兩次發放，分別於獲獎當年八月及次年二月進行。

七、義務與限制

7-1.得獎人所發表之論文及畢業論文應註明曾接受本會獎助字樣「本論文獲聯詠科技獎學金贊助」(This research was supported by NOVATEK Fellowship)。

7-2.得獎人於受獎期間內若有下列任一事由，本會得立即停止給付獎學金：

A.於公私立機構從事專職或兼職支領薪資工作。

B.因休學、退學、畢業或其他理由離校(由各校院辦公室通知本會)。

八、本辦法經董事會通過後實施，修訂時亦同。